



ΠΑΝΕΠΙΣΤΗΜΙΟ
ΠΑΤΡΩΝ
UNIVERSITY OF PATRAS

ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ
ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ ΥΠΟΛΟΓΙΣΤΩΝ
ΕΡΓΑΣΤΗΡΙΟ ΣΧΕΔΙΑΣΜΟΥ
ΟΛΟΚΛΗΡΩΜΕΝΩΝ ΚΥΚΛΩΜΑΤΩΝ (VLSI)
Αναπλ. Καθηγητής: Γεώργιος Θεοδωρίδης
Τηλ.: +30 2610 996445
E-mail: theodor@ece.upatras.gr

Πάτρα, 19/6/2024

Προς: Τμήμα Ηλεκτρολόγων Μηχανικών
& Τεχνολογίας Υπολογιστών,
Πανεπιστημίου Πατρών

Θέμα: Προκήρυξη διενέργειας εκλογής Διευθυντών Εργαστηρίων Τομέα Η&Υ

Σας αποστέλλω την προκήρυξη διενέργειας εκλογής Διευθυντών των Εργαστηρίων «Ηλεκτρονικών Εφαρμογών», «Συστημάτων Υπολογιστών» και «Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας», του Τομέα Η&Υ.

Ο διευθυντής του τομέα
Ηλεκτρονικής & Υπολογιστών

GEORGIOS THEODORIDIS
19/06/2024 10:09
Θεοδωρίδης Γεώργιος
Αναπληρωτής Καθηγητής
Πανεπιστημίου Πατρών



ΠΟΛΥΤΕΧΝΙΚΗ ΣΧΟΛΗ

ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ
ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ ΥΠΟΛΟΓΙΣΤΩΝ

ΓΡΑΜΜΑΤΕΙΑ

Πληροφορίες: Ζωή Ντότσικα

Τηλ.: 2610996492

E-mail: ecesecc@upatras.gr

ΠΡΟΣ:

το Εκλεκτορικό Σώμα
(Μέλη ΔΕΠ του Τομέα Η&Υ)

ΚΟΙΝ.:

1. Διεύθυνση Διοικητικών Υπηρεσιών
2. Μέλη Δ.Ε.Π. του Τμήματος ΗΜΤΥ
3. Ιστοσελίδα του Τμήματος ΗΜΤΥ

Ε Ν Τ Α Υ Θ Α

Π Ρ Ο Κ Η Ρ Υ Ξ Η Δ Ι Ε Ν Ε Ρ Γ Ε Ι Α Σ Ε Κ Λ Ο Γ Ω Ν

για την Ανάδειξη Διευθυντή των Εργαστηρίων:

«Ηλεκτρονικών Εφαρμογών», «Συστημάτων Υπολογιστών» & «Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας» του Τομέα Ηλεκτρονικής και Υπολογιστών (Η&Υ) του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών

Ο Δ Ι Ε Υ Θ Υ Ν Τ Η Σ Τ Ο Υ Τ Ο Μ Ε Α Η & Υ

Έχοντας υπόψη:

1. τις διατάξεις του άρθρου 48 του Ν. 4957/2022
2. την υπ' αριθμ. 123024/Ζ1/6-10-2022 Κ.Υ.Α. (ΦΕΚ 5520/τ. Β' /7-10-22)
3. τις διατάξεις των παρ. 1 & 2 του άρθρου 192 του Ν. 4823/2021
4. τον Πρότυπο Εσωτερικό Κανονισμό λειτουργίας Πανεπιστημιακών Εργαστηρίων του Πανεπιστημίου Πατρών (ΦΕΚ 3181/τ.Β' /15-05-2023)
5. την υπ' αριθμ. 48970/30-6-2023 διαπιστωτική πράξη του Προέδρου του Τμήματος, περί εκλογής Διευθυντή Τομέα Η&Υ του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών

Α Π Ο Φ Α Σ Ι Ζ Ε Ι

την προκήρυξη εκλογών για την ανάδειξη Διευθυντή των Εργαστηρίων «Ηλεκτρονικών Εφαρμογών», «Συστημάτων Υπολογιστών» & «Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας», του Τομέα Ηλεκτρονικής και Υπολογιστών (Η&Υ), του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών, με τριετή θητεία που άρχεται την 1^η Σεπτεμβρίου 2024 και λήγει την 31^η Αυγούστου 2027.

Ως ημερομηνία διεξαγωγής των ανωτέρω εκλογών ορίζεται η 26/7/2024, ημέρα Παρασκευή και ώρα 10:00 έως 14:00.

Η εκλογική διαδικασία για την ανάδειξη Διευθυντή των προαναφερόμενων Εργαστηρίων διεξάγεται με ηλεκτρονική ψηφοφορία μέσω του ειδικού πληροφοριακού συστήματος με την ονομασία «Ψηφιακή κάλη ΖΕΥΣ» της ανώνυμης εταιρείας του Ελληνικού Δημοσίου με την επωνυμία «Εθνικό Δίκτυο Υποδομών Τεχνολογίας και Έρευνας Α.Ε. (ΕΔΥΤΕ Α.Ε.)».

Σε περίπτωση που κανένας υποψήφιος δεν συγκεντρώσει την απόλυτη πλειοψηφία των έγκυρων ψήφων ή σε περίπτωση ισοψηφίας, η ψηφοφορία επαναλαμβάνεται ομοίως, μέσω ηλεκτρονικής ψηφοφορίας, την επόμενη εργάσιμη ημέρα και τις ίδιες ώρες, μεταξύ των υποψηφίων που καταλαμβάνουν την πρώτη και τη δεύτερη θέση ή των υποψηφίων που ισοψηφούν στην πρώτη θέση. Επί νέας άγονης εκλογικής διαδικασίας, αυτή επαναλαμβάνεται, ομοίως μέσω ηλεκτρονικής ψηφοφορίας, την επόμενη εργάσιμη ημέρα, οπότε εκλέγεται ο υποψήφιος που συγκεντρώνει τη σχετική πλειοψηφία των έγκυρων ψήφων. Αν υπάρχει ισοψηφία διενεργείται ηλεκτρονική κλήρωση.

Δικαίωμα υποβολής υποψηφιότητας έχουν μέλη ΔΕΠ του Τομέα πλήρους απασχόλησης, της βαθμίδας του Καθηγητή ή Αναπληρωτή Καθηγητή, που έχουν τοποθετηθεί και υπηρετούν στα Εργαστήρια και έχουν ίδιο ή συναφές γνωστικό αντικείμενο με αυτό των Εργαστηρίων, για θητεία τριών (3) ετών. Είναι δυνατή η εκλογή του ίδιου προσώπου ως Διευθυντή για περισσότερες από μία θητείες. Η ιδιότητα του Διευθυντή δεν είναι ασυμβίβαστη με την ιδιότητα μονοπρόσωπου οργάνου ή μέλους συλλογικού οργάνου Α.Ε.Ι.

Δεν μπορεί να είναι υποψήφιοι και να εκλεγούν εκείνοι που αποχωρούν λόγω συμπλήρωσης του ανώτατου ορίου ηλικίας κατά τη διάρκεια της προκηρυσσόμενης θέσης, εκτός και αν στο Εργαστήριο υπηρετεί ένα (1) μόνο μέλος Δ.Ε.Π. ή δεν υπάρχει κανένας άλλος υποψήφιος.

Το Σώμα Εκλεκτόρων για την εκλογή Διευθυντή των Εργαστηρίων «Ηλεκτρονικών Εφαρμογών», «Συστημάτων Υπολογιστών» και «Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας», του Τομέα Ηλεκτρονικής και Υπολογιστών απαρτίζεται από το σύνολο των μελών Δ.Ε.Π. του οικείου Τομέα.

Ως όργανο Διενέργειας Εκλογών (Ο.Δ.Ε.) για την παρακολούθηση της εκλογικής διαδικασίας των Διευθυντών Εργαστηρίων, ορίζεται ο Διευθυντής του Τομέα, ο οποίος είναι και ο Διαχειριστής της συγκεκριμένης διαδικασίας. Εάν το όργανο που είναι αρμόδιο για την παρακολούθηση της εκλογικής διαδικασίας είναι παράλληλα υποψήφιος για το αξίωμα του Διευθυντή Εργαστηρίου, τότε ως Ο.Δ.Ε. ορίζεται το αρχαιότερο μέλος ΔΕΠ του Τομέα. Ειδικότερα, ο Διευθυντής του Τομέα ελέγχει αν οι υποψήφιοι πληρούν τις προϋποθέσεις εκλογιμότητας και καταρτίζει ενιαίο ψηφοδέλτιο με όλους τους υποψηφίους. Η ψηφοφορία είναι άμεση και μυστική.

Οι υποψηφιότητες υποβάλλονται από τους ενδιαφερόμενους με αίτηση υπογεγραμμένη από τους ίδιους στην Γραμματεία του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών από 20/6/2024 έως και 5/7/2024 και ώρα 23:59, αποκλειστικά μέσω ηλεκτρονικού ταχυδρομείου από τον ιδρυματικό τους λογαριασμό στη διεύθυνση ecesecr@upatras.gr. Ακολούθως οι αιτήσεις υποψηφιοτήτων πρωτοκολλώνται και διαβιβάζονται στο Ο.Δ.Ε. μετά το πέρας της καταληκτικής ημερομηνίας υποβολής τους.

Κάθε υποψήφιος μπορεί να παραιτηθεί από την υποψηφιότητά του, με γραπτή δήλωσή του, το αργότερο έως τη δέκατη μέρα πριν από τη διεξαγωγή της ψηφοφορίας, ήτοι έως τις 16/7/2024 και ώρα 23:59, η οποία υποβάλλεται στην Γραμματεία του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών αποκλειστικά μέσω ηλεκτρονικού ταχυδρομείου στην διεύθυνση ecesecr@upatras.gr. Οι δηλώσεις παραίτησεων διαβιβάζονται στο Όργανο Διενέργειας Εκλογών (Ο.Δ.Ε.) μετά το πέρας της καταληκτικής ημερομηνίας υποβολής τους.

Ο Διευθυντής του Τομέα
Ηλεκτρονικής και Υπολογιστών

Αναπλ. καθηγητής Γ. Θεοδωρίδης

Πανεπιστήμιο Πάτρας, 265 04 Πάτρα

